**WDCE разрешние изменений :**

Этот бит должен установить, когда в **WDE** записывается логический ноль. В противном случае, **Watchdog** **Timer** не будет отключен. После установки в 1, этот бит аппаратно сброситься через четыре такта. Способ отключения **Watchdog** **Timer** смотрите описание бита **WDE**. В уровнях безопасности **Level1** и **Level2**, этот бит также должен быть установлен при изменении битов пред делителя.

**WDE включение Watchdog :**

Когда в **WDE** записан 1, **Watchdog** **Timer** включен, и если **WDCE** записывается 0, то **Watchdog** **Timer** отключен. **WDE** можно сбросить только если **WDCE** бит имеет 1.

**Level0**

Этот режим совместим с операцией **Watchdog** **Timer** в ATmega103. **Watchdog** **Timer** изначально отключен, но может быть включен установкой WDE в 1. Период ожидания может быть изменен в любое время без ограничений. Процедура для отключения включенного **Watchdog** **Timer** :

1. Записать 1 в **WDCE** и **WDE**. Логическая 1должена быть записана в **WDE** до начала отключения.

2. В течение следующих четырех тактов, написать логический 0 до **WDE**. Это отключает **Watchdog** **Timer**.

**level1**

В этом режиме, **Watchdog** **Timer** изначально отключен, но может быть включена путем записи **WDE** 1 в любое время. Процедура отключения/включения **Watchdog** **Timer**, и/или изменения **Watchdog** **time-out**, следующая процедура должна следовать:

1 Установить 1 **WDCE** и **WDE**. **WDE** установить независимо от предыдущего состояния.

2 В течение следующих четырех тактов, установить **WDE** и **WDP** биты по желанию, **WDCE** бит очищается.

**level2**

В этом режиме, **Watchdog** **Timer** включен всегда, и **WDE** бит всегда будет читаться 1. Процедура для смены **Watchdog** **time-out :**

1 Установить 1 **WDCE** и **WDE**. В начале последовательности всегда устанавливать **WDE**.

2 В течение следующих четырех тактов, установить биты **WDP** по желанию, бит **WDCE** очищается. Бит WDE не имеет значения.